

سوابق و اطلاعات آموزشی - پژوهشی



مشخصات فردی:

محمد حسین مقامی، استادیار دانشکده مهندسی برق دانشگاه تربیت دبیر شهید رجائی
عضو کمیته علمی ایمپلنت‌های مغزی، شورای پژوهشی، و کارشناس ارشد ستاد توسعه علوم و فناوری‌های شناختی، معاونت علمی و فناوری ریاست جمهوری

عضو بنیاد ملی نخبگان

عنوان پروژه دکتری: طراحی پایانه تحریک برای یک پروتز بینایی با قابلیت ایجاد الگوهای تحریک جریانی مختلف
استاد راهنما: دکتر امیر مسعود سوداگر استاد مشاور: دکتر محمد ساوان (پلی تکنیک مونترال، کانادا)

تاریخ تولد: اسفند ماه ۱۳۶۲، محل تولد: مشهد وضعیت تاهل: متاهل

شماره تماس: ۰۹۱۲۸۲۴۹۶۸۱

پست الکترونیکی: mhmaghami@sru.ac.ir

سوابق تحصیلی:

ردیف	مقطع	شهر	نام دبیرستان یا دانشگاه	معدل کل	افتخار
۱	دبیرستان	مشهد	امام رضا (علیه السلام)	۱۸/۴۹	ممتاز
۲	پیش دانشگاهی	مشهد	امام رضا (علیه السلام)	۱۹/۲۶	ممتاز
۳	کارشناسی	مشهد	فردوسی مشهد	۱۶/۹۵	ممتاز
۴	کارشناسی ارشد	تهران	صنعتی امیرکبیر	۱۷/۵۴	ممتاز
۵	دکتری	تهران	صنعتی خواجه نصیر	۱۹/۰۱	ممتاز

زمینه‌های تحقیقاتی مورد علاقه:

- ریزسیستم‌های قابل کاشت در بدن
- مبدل‌های آنالوگ به دیجیتال نرخ نایکونیست و بیش نمونه بردار
- طراحی مدارهای مجتمع آنالوگ
- طراحی مدارهای مجتمع دیجیتال
- طراحی مدارهای مجتمع فرکانس بالا

عنوان پروژه کارشناسی: طراحی نرم افزار برای طراحی تقویت کننده عملیاتی به کمک Geometric Programming

اساتید راهنما و ممتحن: دکتر رضا لطفی – دکتر محمد میمندی نژاد

عنوان پروژه کارشناسی ارشد: طراحی و شبیه سازی مدولاتورهای سیگما-دلتای ترکیبی زمان گسسته و زمان پیوسته برای

کاربردهای باند وسیع در تکنولوژی ۹۰ نانومتر CMOS

استاتید راهنما: دکتر سعید خاتمی – دکتر محمد یآوری

مقاله های پذیرفته شده در مجله ها و کنفرانس های مختلف:

Book Chapter

- A. R. Zabihian, **M. H. Maghami**, F. Asgarian, and A. M. Sodagar, Implantable Biomedical Devices, In: R. Hudak, M. Penhaker, J. Majernik editors, *Biomedical Engineering-Technical Applications in Medicine, Rijeka: InTech*, ISBN 978-953-51-0733-0, Aug. 2012, pp. 157-190.

Peer-Reviewed Journal Articles

- H. Darvishi, A. Mohammadi, and **M. H. Maghami**, “Forging the dialogue: the evolution of brain-computer interfaces from technical systems to human-centric integration,” *Neuroelectronics*, Vol. 2, No. 2, pp. 45-90, <https://doi.org/10.55092/neuroelectronics20250009>, Nov. 2025.
- A. Sadough, H. Gharaee, P. Amiri, and **M. H. Maghami**, “CNN Accelerator Adapted to Quasi Structured Pruning and Dense,” *International Journal of Information and Communication Technology Research (IJICTR)*, Vol. 17, No. 3, pp. 19-33, Sep. 2025.
- N. Habibpour Moghaddam, **M. H. Maghami**, M. Bod, and F. Mohammadi, “A Differential LNA Employing Feedforward and Complementary Techniques for Integration of 5G Sub-6 GHz with Legacy Communication Standards,” *International Journal of Circuit Theory and Applications (IJCTA)*, Vol. 53, No. 8, pp. 4783-4799, Aug. 2025.
- H. Darvishi, A. Mohammadi, **M. H. Maghami**, M. Sadeghi, and M. Sawan, “EEG-Driven Arm Movement Decoding: Combining Connectivity and Amplitude Features for Enhanced Brain-Computer Interface Performance,” *Bioengineering*, Vol. 12, No. 6, pp. (614)1-23, Jun. 2025.
- N. Habibpour Moghaddam, M. Bod, and **M. H. Maghami**, “Design of a Highly Linear Low Noise Amplifier With Inverter-Connected Capacitive Cross-Coupled Topology for Post-5G Wireless Systems,” *The Journal of Engineering*, <https://doi.org/10.1049/tje2.70094>, May 2025.
- A. Moosaei, **M. H. Maghami**, A. Nejati, P. Amiri, and M. Sawan, “A Low-Power, Low-Noise Recycling Folded-Cascode Operational Transconductance Amplifier for Neural Recording Applications,” *Electronics* Vol. 14, No. 8, pp. (1543)1-32, Apr. 2025.
- A. Yaseri, **M. H. Maghami**, and M. Radmehr, “A Fast and Accurate Yield Optimization Method for Designing Operational Amplifier Using Multi-Objective Evolutionary Algorithm based on Decomposition,” *Journal of Electrical and Computer Engineering Innovations*, Vol. 13, No. 1, pp. 43-56, Jan. 2025.
- M. Cheshfar, **M. H. Maghami**, P. Amiri, H. Gharaee Garakani, and L. Lavagno, “Comparative Survey of Embedded System Implementations of Convolutional Neural Networks in Autonomous Cars Applications,” *IEEE Access*, Vol. 12, pp. 182410 – 182437, Dec. 2024.
- S. M. Hosseini, **M. H. Maghami**, P. Amiri, and M. Sawan, “A 13.56 MHz Low-Power, Single-Stage CMOS Voltage-Boosting Rectifier for Wirelessly Powered Biomedical Implants,” *Electronics*, Vol. 12, No. 14, pp. (3136)1-19, Jul. 2023.

- A. Yaseri, **M. H. Maghami**, and M. Radmehr, “A Four-Stage Yield Optimization Technique for Analog Integrated Circuits Using Optimal Computing Budget allocation and Evolutionary Algorithms,” *IET Computers & Digital Techniques*, Vol. 15, No. 5-6, pp. 183-195, Sep.-Nov. 2022.
- M. Nohtanipour, **M. H. Maghami**, and M. Radmehr, “A Placement and Routing Method for Layout Generation of CMOS Operational Amplifiers Using Multi-Objective Evolutionary Algorithm Based on Decomposition,” *Informacije MIDE M*, Vol. 51, No. 3, pp. 181-191, Fall 2021.
- M. Nohtanipour, **M. H. Maghami**, and M. Radmehr, “Analog Circuits Sizing Using Multi-Objective Evolutionary Algorithm Based on Decomposition,” *Informacije MIDE M*, Vol. 51, No. 3, pp. 193-203, Fall 2021.
- F. Soleymani, P. Amiri, and **M. H. Maghami**, “A 0.3–5 GHz, Low-power, Area-efficient, High Dynamic Range Variable Gain Low-noise Amplifier Based on Tunable Active Floating Inductor Technique,” *International Journal of Circuit Theory and Applications (IJCTA)*, Vol. 49, No. 10, pp. 3230-3247, Oct. 2021.
- A. Nejati, S. Radfar, P. Amiri, and **M. H. Maghami**, “A Bulk-driven Differential CMOS Schmitt Trigger with Adjustable Hysteresis for Ultra-low-voltage Operation,” *Microelectronics Journal*, Vol. 114, No. 8, pp. (105129)1-12, Aug. 2021.
- K. Keramatzadeh, A. Kiakojouri, M. S. Nahvi, Y. Khazaei, A. Feizi-nejad, **M. H. Maghami**, R. Mohammadi, M. Sharifshazileh, S. Nasiri, F. Akbari Boroumand, E. Nadimi, M. Rezaei, A. Shojaei, J. Mirnajafi-Zadeh, and A. M. Sodagar, “Wireless, Miniaturized, Semi-Implantable Electrocardiography Microsystem Validated in vivo,” *Scientific Reports*, Vol. 10, 21261, Dec. 2020.
- M. Ghazi, **M. H. Maghami**, P. Amiri, and S. Hamedi-Hagh, “An Ultra-Low-Power Area-Efficient Non-Coherent Binary Phase-Shift Keying Demodulator for Implantable Biomedical Microsystems,” *Electronics*, Vol. 9, No. 7, pp. (1123)1-11, Jul. 2020.
- **M. H. Maghami**, and A. M. Sodagar, “Design and Simulation of a 8-Channel, Low-Power, and Small Chip-Area Neural Interfacing Chip,” *Tabriz Journal of Electrical Engineering*, Vol. 50, No. 1, pp. 403-418, Spring 2020 (in Persian).
- S. Radfar, A. Nejati, Y. Bastan, P. Amiri, **M. H. Maghami**, M. Nasrollahpour, and S. Hamedi-Hagh, “A Sub-Threshold Differential CMOS Schmitt Trigger with Adjustable Hysteresis Based on Body Bias Technique,” *Electronics*, Vol. 9, No. 5, pp. (806)1-12, May 2020.
- M. Zinaty, P. Amiri, and **M. H. Maghami**, “A High-Data-Rate Area-Efficient Uni-Pulse Harmonic Modulation Transmitter for Implantable Neural Recording Microsystems,” *Journal of Circuits, Systems and Computers (JCSC)*, Vol. 29, No. 4, pp. (2020001)1-21, Mar. 2020.
- F. Soleymani, Y. Bastan, P. Amiri, and **M. H. Maghami**, “A 0.3–1.4 GHz Inductorless CMOS Variable Gain LNA based on the Inverter Cell and Self-Forward-Body-Bias Technique,” *AEU - International Journal of Electronics and Communications*, Vol. 113, No. 1, pp. (152974)1-9, Jan. 2020.
- **M. H. Maghami**, and A. M. Sodagar, “Compact, Programmable, Two-Stage Configuration for Implantable Biopotential Recording Amplifiers,” *Journal of Circuits, Systems and Computers (JCSC)*, Vol. 28, No. 14, pp. (1920009)1-17, Dec. 2019.
- A. Nejati, Y. Bastan, P. Amiri and **M. H. Maghami**, “A Low-Voltage Bulk-Driven Differential CMOS Schmitt Trigger with Tunable Hysteresis,” *Journal of Circuits, Systems and Computers (JCSC)*, Vol. 28, No. 7, pp. (1920004)1-15, Jul. 2019.
- **M. H. Maghami**, A. M. Sodagar and M. Sawan, “Versatile Stimulation Back-End with Programmable Exponential Current Pulse Shapes for a Retinal Visual Prosthesis,” *IEEE Transactions on Neural Systems and Rehabilitation Engineering (TNSRE)*, Vol. 24, No. 11, pp. 1243-1253, Nov. 2016.
- **M. H. Maghami**, A. M. Sodagar and M. Sawan, “Analysis and Design of a High-compliance Ultra-high Output Resistance Current Mirror Employing Positive Shunt Feedback,” *International Journal of Circuit Theory and Applications (IJCTA)*, Vol. 43, No. 12, pp. 1935-1952, Dec. 2015.

- **M. H. Maghami**, A. M. Sodagar, A. Lashay, H. Riazi Esfahani and M. Riazi Esfahani, “Visual Prostheses: The Enabling Technology to Give Sight to the Blind,” *Journal of Ophthalmic and Vision Research (JOVR)*, Vol. 9, No. 4, pp. 494-505, Oct.-Dec. 2014.
- **M. H. Maghami** and A. M. Sodagar, “Low-Power, Low-Voltage, Dual-Output, Second Generation Current Conveyor and Its Application in Low-Pass Filter Design,” *Journal of Circuits, Systems and Computers (JCSC)*, Vol. 22, No. 6, pp. (1350044)1-10, Jun. 2013.
- **M. H. Maghami** and M. Yavari, “A hybrid CT/DT double-sampled SMASH $\Sigma\Delta$ modulator for broadband applications in 90 nm CMOS technology,” *Journal of Analog Integrated Circuits and Signal Processing (Springer)*, Vol. 23, No. 1, pp. 101-114, Oct. 2012.
- **M. H. Maghami** and M. Yavari, “Low-Voltage Double-Sampled Hybrid CT/DT $\Sigma\Delta$ modulator for Wideband Applications,” *Journal of Circuits, Systems and Computers (JCSC)*, Vol.19, No. 8, pp. 1743-1751, Dec. 2010.

Peer-Reviewed Conference Papers

- S. Ghorbani, S. Olyaei, and **M. H. Maghami**, “A 7.5 GHz, 60 dB Regulated Cascode Transimpedance Amplifier in 180-nm CMOS Technology for Optoelectronic Applications,” in Proc. of *7th Iranian International Conference on Microelectronics, (IICM2025)*, Iran, 2025.
- A. Nejati, and **M. H. Maghami**, “An Ultra-Low-Voltage, High-Voltage Gain, Bulk-Driven CMOS Operational Amplifier,” in Proc. of *6th Iranian International Conference on Microelectronics, (IICM2024)*, Iran, 2024.
- A. Sadough, H. Gharaee Garakani, P. Amiri, and **M. H. Maghami**, “CNN Accelerator Adapted to Quasi Structured Pruning and Dense Mode Using FPGA,” in Proc. of *11th International Symposium on Telecommunications, (IST2024)*, Iran, 2024.
- M. Rafiee, S. A. Nejati, P. Amiri, and **M. H. Maghami**, “A 0.6-V High-Speed Digitally Controlled Low-Dropout Regulator with 99.8% Current Efficiency at 50-mA Load,” in Proc. of *28th Iranian Conference on Electrical Engineering, (ICEE2020)*, Iran, 2020.
- N. Ghaziani, S. Radfar, Y. Bastan, P. Amiri, and **M. H. Maghami**, “A Low-Power Low-Voltage Dynamic Comparator in 180nm CMOS Technology,” in Proc. of *28th Iranian Conference on Electrical Engineering, (ICEE2020)*, Iran, 2020.
- M. S. Nahvi, F. Akbari Boroumand, **M. H. Maghami**, A. M. Sodagar, A. Shojaei, and, J. Mirnajafi-Zadeh, “Design, Fabrication, and Test of Flexible Thin-Film Microelectrode Arrays for Neural Interfaces,” in Proc. of *30th Annual IEEE Canadian Conference on Electrical and Computer Engineering (CCECE)*, Windsor, Canada, 2017.
- A. Faizi-nejad, A. Kia, **M. H. Maghami**, S. Nasiri, R. Mohammadi, A. Shojaei, M. Rezaie, Y. Khazaei, J. Mirnajafi-Zadeh, E. Nadimi, and A. M. Sodagar, “Compact, Battery-Powered, Eight-Channel Micro-Electrocorticography (μ ECoG) System,” in Proc. of *30th Annual IEEE Canadian Conference on Electrical and Computer Engineering (CCECE)*, Windsor, Canada, 2017.
- M. Karimi, **M. H. Maghami**, M. Faizollah and A. M. Sodagar, “A Noncoherent Low-Power High-Data-Rate BPSK Demodulator and Clock Recovery Circuit for Implantable Biomedical Devices,” in Proc. of *10th IEEE Conference on Biomedical Circuits and Systems (BioCAS)*, pp. 372-375, Switzerland, 2014.
- **M. H. Maghami**, A. M. Sodagar and M. Sawan, “Biphasic, Energy-Efficient, Current-Controlled Stimulation Back-End for Retinal Visual Prosthesis,” in Proc. of *IEEE Intl. Symp. on Circuits and Systems (ISCAS)*, pp. 241-244, Australia, 2014.
- S. Farahmand, **M. H. Maghami** and A. M. Sodagar, “Programmable High-Output-Impedance, Large-Voltage Compliance, Microstimulator for Low-Voltage Biomedical Applications,” in Proc. of *34th IEEE Annual International Conference of the IEEE Engineering in Medicine and Biology Society (EMBC)*, pp. 863-866, San Diego, California, 2012.
- **M. H. Maghami** and A. M. Sodagar, “Fully-Integrated, Large-Time-Constant. Low-Pass, Gm-C Filter Based on Current Conveyors,” in Proc. of *18th IEEE International Conference on Electronics, Circuits and Systems (ICECS)*, pp. 281-284, Lebanon, 2011.

- **M. H. Maghami** and M. Yavari, "Hybrid CT/DT Resonance-Based Cascade $\Sigma\Delta$ Modulator for Wideband Low-voltage Applications," in Proc. of 5th IEEE European Conference on Circuits and Systems for Communications (ECCSC), pp. 107-110, Serbia, 2010.
- **M. H. Maghami** and M. Yavari, "A Double-Sampled Hybrid CT/DT SMASH $\Sigma\Delta$ Modulator for Wideband Applications," in Proc. of 16th IEEE International Conference on Electronics, Circuits and Systems (ICECS), pp. 41-44, Tunisia, 2009.
- **M. H. Maghami** and M. Yavari, "Multirate Double-Sampling Hybrid CT/DT Sigma-Delta Modulators for Wideband Applications," in Proc. of IEEE Intl. Symp. on Circuits and Systems (ISCAS), pp. 2253-2256, Taipei, 2009.
- **M. H. Maghami**, S. Khatami and M. Yavari, "Design and Simulation of CT/DT Sigma-Delta Modulators for Broadband Applications in 90nm CMOS Technology," in Proc. of 6th Nanotechnology Iranian Student Conference, Iran, 2009 (in Persian).
- **M. H. Maghami**, F. Inanlou and R. Lotfi, "Simulation-Equation-Based Methodology for Design of CMOS Amplifiers Using Geometric Programming," in Proc. of 15th IEEE International Conference on Electronics, Circuits and Systems (ICECS), pp. 360-363, Malta, 2008.
- **M. H. Maghami**, F. Inanlou and R. Lotfi, "Automatic Design of High-Performance Operational Amplifiers Using Geometric Programming," in Proc. of 15th Iranian Conference on Electrical Engineering, (ICEE2007), Iran (in Persian).

سوابق تدریس و تدریس یاری:

- مدرس مدارهای الکترونیکی (دانشگاه صنعتی خواجه نصیرالدین طوسی و موسسه آموزش عالی پویش قم)
- مدرس الکترونیک ۱ (دانشگاه تربیت دبیر شهید رجائی)
- مدرس الکترونیک ۲ (دانشگاه تربیت دبیر شهید رجائی)
- مدرس الکترونیک ۳ (دانشگاه تربیت دبیر شهید رجائی)
- مدرس مدارهای مخابراتی (دانشگاه تربیت دبیر شهید رجائی)
- مدرس مدارهای زیست الکترونیک (کارشناسی ارشد) (دانشگاه تربیت دبیر شهید رجائی)
- مدرس مدار مجتمع خطی (کارشناسی ارشد) (دانشگاه تربیت دبیر شهید رجائی، موسسه آموزش عالی پویش قم)
- مدرس مبدل‌های داده (کارشناسی ارشد) (دانشگاه تربیت دبیر شهید رجائی، موسسه آموزش عالی پویش قم)
- مدرس الکترونیک عمومی (موسسه آموزش عالی پویش قم و علامه مجلسی تاکستان)
- مدرس مدارهای الکترونیکی ۱ (علامه مجلسی تاکستان)
- مدرس مدارهای الکترونیکی ۲ (دانشگاه تربیت دبیر شهید رجائی و موسسه آموزش عالی پویش قم)
- مدرس مدارهای مجتمع خطی (کاردانی) (موسسه آموزش عالی پویش قم)
- مدرس کاربرد رایانه در الکترونیک (موسسه آموزش عالی پویش قم)
- مدرس تکنیک پالس (موسسه آموزش عالی صدرا تهران و موسسه آموزش عالی پویش قم)
- مدرس زبان تخصصی (موسسه آموزش عالی پویش قم و علامه مجلسی تاکستان)
- مدرس درس VLSI (دانشگاه تربیت دبیر شهید رجائی، دانشگاه آزاد ابهر و موسسه آموزش عالی پویش قم)
- مدرس درس اندازه‌گیری الکترونیکی (دانشگاه تربیت دبیر شهید رجائی)
- مدرس درس سیگنال‌ها و سیستم‌ها (دانشگاه تربیت دبیر شهید رجائی)

- مدرس فیزیک ۱ (علامه مجلسی تاکنستان)
- مدرس فیزیک ۲ (علامه مجلسی تاکنستان)
- مدرس ریاضی عمومی (علامه مجلسی تاکنستان)
- مدرس آزمایشگاه الکترونیک ۱ (دانشگاه صنعتی امیرکبیر و دانشگاه صنعتی خواجه نصیرالدین طوسی)
- مدرس آزمایشگاه الکترونیک ۲ (دانشگاه صنعتی خواجه نصیرالدین طوسی)
- مدرس آزمایشگاه الکترونیک ۳ (دانشگاه تربیت دبیر شهید رجائی)
- مدرس آزمایشگاه مدارهای مخابراتی (دانشگاه تربیت دبیر شهید رجائی)
- مدرس آزمایشگاه مدارهای الکترونیکی (دانشگاه تربیت دبیر شهید رجائی، دانشگاه آزاد ابهر و علامه مجلسی تاکنستان)
- مدرس آزمایشگاه مدارهای الکترونیکی (موسسه آموزش عالی پویش قم)
- مدرس آزمایشگاه تکنیک پالس (موسسه آموزش عالی پویش قم)
- مدرس آزمایشگاه مدارهای مجتمع خطی (موسسه آموزش عالی پویش قم)
- تدریس یار الکترونیک ۱ (دانشگاه فردوسی مشهد و دانشگاه صنعتی امیرکبیر)
- تدریس یار الکترونیک ۲ (دانشگاه فردوسی مشهد و دانشگاه صنعتی امیرکبیر)
- تدریس یار الکترونیک ۳ (دانشگاه فردوسی، دانشگاه امیرکبیر و دانشگاه صنعتی خواجه نصیرالدین طوسی)
- تدریس یار مباحث ویژه در الکترونیک (CMOS) (دانشگاه صنعتی امیرکبیر)
- تدریس یار طراحی مدارهای مجتمع آنالوگ خطی (دانشگاه صنعتی خواجه نصیرالدین طوسی)
- تدریس یار مبدل‌های داده (دانشگاه صنعتی خواجه نصیرالدین طوسی)

افتخارات:

- دریافت پژوهانه از صندوق حمایت از پژوهشگران و فناوران کشور (INSF) برای انجام پروژه طراحی سیستم ثبت سیگنال-های الکترونیکی به روش ECoG
- دریافت اعتبار پژوهشی برای انجام پروژه طراحی پایانه تحریک برای یک پروتز بینایی از Canada Research Chair on Smart Medical Devices, and Microsystems Strategic Alliance of Quebec (ReSMiQ)
- کاندیدای بهترین مقاله دانشجویی کنفرانس معتبر IEEE ISCAS 2014 و دعوت شدن برای ارسال نسخه کامل مقاله به IEEE Transactions on Biomedical Circuits and Systems, Special Issue on ISCAS 2014
- تدریس یار برتر در نیمسال اول سال تحصیلی ۸۷-۸۶ دانشگاه صنعتی امیرکبیر
- پوستر برتر در چهارمین جشنواره چشم پزشکی و علوم بینایی بیمارستان فارابی، اسفند ۱۳۹۰
- پژوهشگر برتر آزمایشگاه مدارها و سیستم‌های مجتمع دانشگاه صنعتی خواجه نصیرالدین طوسی، آذر ۱۳۹۱

عضویت:

- Member of IEEE (2007-2012, 2014, 2016)
- IEEE Circuits and Systems Society (2008-2012, 2014)
- Engineering in Medicine and Biology Society (2010)

مهارت‌ها:

- نرم افزارهای Cadence، Hspice، Pspice و Ledit
- آشنا با MATLAB، Proteous و ADS

خدمات به جامعه علمی (داوری مقالات):

Journals

- IEEE Transactions on Industrial Electronics
- IEEE Transactions on Biomedical Engineering
- Journal of IEEE Design and Test of Computers
- International Journal of Environmental Research and Public Health, MDPI
- Journal of Biomedical Engineering Online
- International Journal of Circuit Theory and Application, John Wiley and Sons Inc.
- Electronics Letters, John Wiley and Sons Inc.
- Journal of Analog Integrated Circuits and Signal Processing, Springer
- Microelectronics Journal, Elsevier Publishing Company
- Integration, the VLSI journal, Elsevier Publishing Company
- Journal of Circuits, Systems, and Computers, World Scientific Publishing Company
- Electronics, MDPI
- Energies, MDPI
- Sensors, MDPI
- Micromachines, MDPI
- International Journal of Electronics Letters, Taylor and Francis
- Circuits, Systems, and Signal Processing, Springer
- Neuroelectronics, ELSP
- Amirkabir International Journal of Electrical & Electronics Engineering (AIJ-EEE)
- Journal of Intelligent Procedures in Electrical Technology (JIPET)
- Journal of Electronics Industries (Sa-Iran)
- Iranian Journal of Biomedical Engineering (IJBME)
- Journal of Electrical and Computer Engineering Innovations (JECEI)

Conferences

- IEEE International Symposium on Circuits and Systems (ISCAS), 2008-2010, 2014, 2021, 2026
- IEEE International Conference on Biomedical Circuits and Systems (BioCAS), 2014-2016, 2018-2019, 2022-2025
- IEEE International Conference on Electronics, Circuits, and Systems (ICECS), 2008, 2014
- IEEE Canadian Conference on Electrical and Computer Engineering (CCECE), 2017
- IEEE Life Sciences Conference (LSC), 2017-2018
- Iranian Conference on Electrical Engineering (ICEE), 2018, 2019, 2024, 2025
- Iranian International Conference on Microelectronics (IICM), 2024, 2025

مراجع:

- دکتر امیر مسعود سوداگر (دانشیار دانشگاه صنعتی خواجه نصیر الدین طوسی (amsodagar@ieee.org))
- پروفیسور محمد ساوان (استاد دانشگاه پلی تکنیک مونترال (mohamad.sawan@polymtl.ca))
- دکتر محمد یآوری (دانشیار دانشگاه صنعتی امیرکبیر (myavari@aut.ac.ir))
- دکتر رضا لطفی (استاد دانشگاه فردوسی مشهد (r-lotfi@um.ac.ir))

- دکتر سعید خاتمی (استادیار دانشگاه صنعتی امیرکبیر khatami@aut.ac.ir)
- دکتر حسین شمسی (دانشیار دانشگاه صنعتی خواجه نصیر الدین طوسی shamsi@eed.kntu.ac.ir)